

Die Spalte "**SPLIT**" zeigt an, ob und wieviele Line-Splitter in der Sedac-Line eingebaut sind.
Die Ausgänge werden von Oben nach Unten gezählt!(1 ,2 ,3 ,...,8)
Der Eingang hat immer die "9" egal wieviele Ausgänge vorhanden sind!

SPLIT	<i>Erklärung:</i>
0.00000000000	Hauptstrang
0.89000000000	Eingang vom 1. Linesplitter(Knoten)
0.81000000000	Ausgang 1 vom 1. Linesplitter
0.82000000000	Ausgang 2 vom 1. Linesplitter
...	
0.88000000000	Ausgang 8 vom 1. Linesplitter
...	
0.88900000000	Eingang vom 2. Linesplitter(Knoten)
0.88100000000	Ausgang 1 vom 2. Linesplitter
0.88200000000	Ausgang 2 vom 2. Linesplitter
...	
0.88800000000	Ausgang 8 vom 2. Linesplitter
usw.	

Für den Gelegenheitsbetrachter nicht so wichtig.

ABKUERZUNG	GERAET	RAUM	GEB.
BKR	Beschleuniger-Kontroll-Raum	_	Geb.30A
CC3D	Sedac Crate-Controller Durchg.-Vers.	_	_
CC3E	Sedac Crate-Controller END-Vers.	_	_
CC4M	Sedac Crate-Controller 4 Master-IN-OUT	_	_
CC4S	Sedac Crate-Controller 4 Slave-IN-OUT	_	_
CC5HS	Sedac Crate-Controller 5 fuer 16/32Bit-Betrieb Slow- und Fast-Sedac	_	_
CCM1	Sedac Crate-Controller 1 MINI-Version Sedac-Mehrzweck-Interface	_	_
DHF	Desy2-Hochfrequenz	_	Geb.16_
DPH	Desy-Power-Haus	_	Geb.20c
ER1	Elektronik-Raum 1	R.211a	Geb.30A
ER2	Elektronik-Raum 2	R.216b	Geb.30A
HE-NO	Halle NORD(HERA)	_	Geb.51_
HE-Ost	Halle OST(HERA)	_	Geb.52_
HE-Sued	Halle SUED(HERA)	_	Geb.53_
HE-West	Halle WEST(HERA)	_	Geb.50_
HKR	Hauptkontrollraum	_	Geb.20_
HNEK	Hera-Nord-Eletronik-Kontroll-Raum	R.501_	Geb.51_
HOEK	Hera-Ost-Eletronik-Kontroll-Raum	R.501_	Geb.52_
HSEK	Hera-Sued-Eletronik-Kontroll-Raum	R.501_	Geb.53_
HWEK	Hera-West-Eletronik-Kontroll-Raum	R.501_	Geb.50_
KX1...6	Koax-Verteiler 1...6	R.101_	Geb.30A
LKR2	Linac 2 Kontroll-Raum	_	Geb.24_
LKR3	Linac 3 Kontroll-Raum	_	Geb.26_
LWL	Sedac-Modul Lichtwellenleiter	_	_
LWL-1-TF5bl	Sedac-Modul LWL (Rechner-Seite)	_	_
LWL-1-TF5gn	Sedac-Modul LWL (Controller-Seite)	_	_

ABKUERZUNG	GERAET	RAUM	GEB.
MPX-W13	Multiplex-Kanal Hera-West Kanal 13	_	_
Petra-NL	Petra Nord-Links Halle	_	Geb.46a
Petra-NO	Petra Nord-Ost Halle	_	Geb.47_
Petra-NR	Petra Nord-Rechts Halle	_	Geb.46b
Petra-NW	Petra Nord-West Halle	_	Geb.45_
Petra-O	Petra OST Halle	_	Geb.48_
Petra-SL	Petra Sued-Links Halle	_	Geb.42a
Petra-SO	Petra Sued-Ost Halle	_	Geb.41_
Petra-SR	Petra Sued-Rechts Halle	_	Geb.42b
PETRA-SW	Petra Sued-West Halle	_	Geb.43_
Petra-W	PETRA West Halle	_	Geb.44_
Petra-Exp	PETRA Experimentierhalle(Max-von-Laue Halle)	_	Geb.47c
PXE	PETRA-Extension Ost Elektronikraum	_	Geb.48f
PXN	PETRA-Extension Nord Elektronikraum	_	Geb.46g
PSC	Power-Supply-Controller	_	_
R1...4	Rack 1 ... 4	_	_
RR102	Rechner-Raum A	R.102_	Geb.30A
RR103	Rechner-Raum B	R.103_	Geb.30A
S1..28	Schrank 1 .. 28	_	_
SED-CC5-3HE	Sedac-Controller für 3HE-Crate 16/32Bit-Betrieb Slow- und Fast-Sedac	_	_
SER	Synchrotron-Elektronik-Raum	_	Geb.20_
SM	Schirm-Monitor	_	_
SPLITTER_4	Sedac Splitter 4 x 100% Ausg.	_	_
SPLITTER_5	Sedac Splitter 5 x 100% Ausg.	_	_
SPLITTER_5HS	Sedac Splitter 5 x 100% Ausg. HS= High Speed/Fast Sedac/schnelles Sedac	_	_
SPLITTER_44	Sedac Splitter 2 x 4 auf 1/4 geteilte Ausgänge	_	_
SPLITTER_611	Sedac Splitter 6 x 1/6 Ausg, 2 x 100% Ausgänge	_	_
SPLITTER_82	Sedac Splitter: 8 Ausgänge mit 50 Ohm Abschlußkontrolle, Ausgang 1-6 mit je 1/6 Ausgang, Ausgang 7-8 mit je 1/2 Ausgang, Mon.1 und Mon. 2 je 100% Ausgang	_	_
SV	Sedac-Verteiler	_	_
TF5CC	Sedac 5-Kanal Multiplexer (Controller-Seite)	_	_
TF5PAD	Sedac 5-Kanal Multiplexer (Rechner-Seite)	_	_
ZENTR	Zentrum Synchrotron	_	Geb.20_
ZY0	!!	_	_
ZY1	FUER MEHR INFO, SIEHE	_	_
ZY2	MDI1 Homepage>	_	_
ZY3	SEDAC-Datennetz>Hilfestellung	_	_
ZY9	!!	_	_
ZZZZZZ	_	_	_